

POWERED BY **Dialog**

Crystalline semiconductor layer for an electronic or optoelectronic component, especially a solar cell, is produced by recrystallization annealing a porous layer before or after detachment from a semiconductor substrate

Patent Assignee: UNIV STUTTGART INST PHYSIKALISCHE ELEKTR

Inventors: BERGMANN R; RINKE T; WERNER J H

Patent Family

Patent Number	Kind	Date	Application Number	Kind	Date	Week	Type
EP 993029	A2	20000412	EP 99118102	A	19990910	200024	B
DE 19841430	A1	20000525	DE 1041430	A	19980910	200032	

Priority Applications (Number Kind Date): DE 1041430 A (19980910)

Patent Details

Patent	Kind	Language	Page	Main IPC	Filing Notes
EP 993029	A2	G	14	H01L-021/306	
Designated States (Regional): AL AT BE CH CY DE DK ES FI FR GB GR IE IT LI LT LU LV MC MK NL PT RO SE SI					
DE 19841430	A1			H01L-021/20	

Abstract:

EP 993029 A2

NOVELTY Crystalline semiconductor layer production, by recrystallization annealing before or after detaching a porous layer formed on a semiconductor substrate.

DETAILED DESCRIPTION An INDEPENDENT CLAIM is also included for an electronic component having a crystalline semiconductor layer produced by the above process.

USE In the production of electronic and optoelectronic components, especially solar cells or photodetectors, thin film transistors, sensors, micromechanical components or systems, ICs or radiation resistant components.

ADVANTAGE The process allows production of a thin (submicron to a few tens of mum thick), crystalline, quasi-crystalline or quasi-monocrystalline semiconductor layer on any desired substrate in a reduced number of process steps and at low cost.

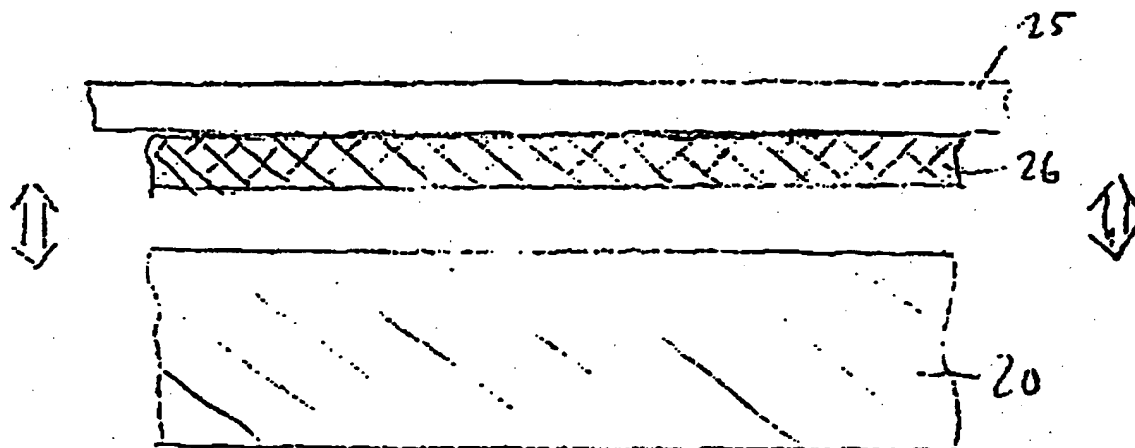
DESCRIPTION OF DRAWING(S) The drawing shows a stage in the process of the invention.

Initial substrate (20)

Reception substrate (25)

Recrystallized layer (26)

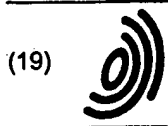
pp; 14 DwgNo 2F/4



Derwent World Patents Index

© 2005 Derwent Information Ltd. All rights reserved.

Dialog® File Number 351 Accession Number 13101522



Europäisches Patentamt
European Patent Office
Office européen des brevets



(11) **EP 0 993 029 A2**

(12) **EUROPÄISCHE PATENTANMELDUNG**

(43) Veröffentlichungstag:
12.04.2000 Patentblatt 2000/15

(51) Int. Cl.⁷: H01L 21/306, H01L 21/324

(21) Anmeldenummer: 99118102.5

(22) Anmeldetag: 10.09.1999

(84) Benannte Vertragsstaaten:
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE
Benannte Erstreckungsstaaten:
AL LT LV MK RO SI

(30) Priorität: 10.09.1998 DE 19841430

(71) Anmelder:
Universität Stuttgart,
Institut für Physikalische Elektronik
70569 Stuttgart (DE)

(72) Erfinder:
• Bergmann, Ralf
70565 Stuttgart (DE)
• Rinke, Titus
89077 Ulm (DE)
• Werner, J.H.
70197 Stuttgart (DE)

(74) Vertreter:
Graf Lambsdorff, Matthias, Dr.
Lambsdorff & Lange
Patentanwälte
Zentnerstrasse 17
80798 München (DE)

(54) **Verfahren zur Herstellung kristalliner Halbleiterschichten**

(57) Ein Verfahren zur Herstellung einer kristallinen Halbleiterschicht (26) besteht darin, daß an der Oberfläche eines Halbleitersubstrats (20; 30) mindestens eine poröse Schicht (21; 31) erzeugt wird, die poröse Schicht von dem Halbleitersubstrat abgelöst wird und entweder vor oder nach dem Ablösen durch thermisches Ausheilen mindestens teilweise rekristallisiert wird.

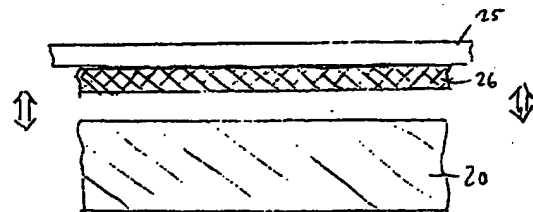


Fig. 2F

EP 0 993 029 A2

Beschreibung

[0001] Die Erfindung betrifft ein Verfahren zur Herstellung kristalliner Halbleiterschichten gemäß Patentanspruch 1.

[0002] Für elektronische Bauelemente wie beispielsweise Dünnschichttransistoren oder Dünnschicht-Solarzellen werden dünne Halbleiterschichten mit geringer Defektdichte, hoher Diffusionslänge bzw. Ladungsträgersbeweglichkeit benötigt. Vor allem bei Solarzellen ist es jedoch für die Anwendung von erheblichem Vorteil, wenn die photoaktiven Halbleiterschichten auf Fremdsubstrate wie Glas oder Kunststoff aufgebracht werden können. Bei der Abscheidung von kristallinen Halbleiterschichten auf solchen Fremdsubstraten ist jedoch ein epitaktisches Wachstum im allgemeinen nicht möglich. Das Wachstum führt daher zur Bildung von polykristallinen Schichten, deren Eigenschaften durch die Anwesenheit von Korngrenzen beeinträchtigt werden. Für die Nutzung als elektronische oder optoelektronische Bauelemente ist dies zumeist von Nachteil.

[0003] Um dieses Problem zu lösen, sind gemäß dem Stand der Technik eine Reihe von unterschiedlichen Technologien vorgeschlagen und angewandt worden.

[0004] Der einfachste Ansatz besteht darin, kristalline Blöcke oder Stäbe von einkristallinem Halbleitermaterial mechanisch zu zersägen, wie beispielsweise beschrieben in der Publikation von J. Dietl et al. in „Crystals: Growth, Properties and Applications“, S. 73, Bd. 8, Springer Verlag, 1982. Die mit diesem Verfahren erzielbaren minimalen Schichtdicken liegen allerdings in einem Bereich von derzeit etwa 130 µm. Ein großes Problem ist im übrigen der sehr hohe Sägeschnittverlust.

[0005] Durch ein als Edge defined Film Fed Growth (EFG) bezeichnetes Verfahren, beschrieben in der Publikation von F.V.Wald in „Crystals: Growth, Properties and Applications“, S. 157, Bd. 5, Springer Verlag, 1981, kann eine sehr dünne Siliziumfolie hergestellt werden. Mit diesem Verfahren können zwar die Sägeschnittverluste vermieden werden, jedoch beträgt die Dicke der Folien derzeit typischerweise 300 µm. Es ist bisher noch nicht möglich gewesen, die minimal erzielbare Schichtdicke auf etwa 100 µm zu verringern. Die Herstellung von semi-transparenten Si-Schichten wie sie für Display-Anwendungen nötig sind, ist mit diesem Verfahren nicht möglich.

[0006] Die Rekristallisation von auf Fremdsubstraten abgeschiedenen amorphen oder polykristallinen Halbleiterschichten mittels Laserstrahl oder dergleichen hat sich einerseits als aufwendig und andererseits beim Durchsatz als nicht zufriedenstellend herausgestellt.

[0007] Bei dem sogenannten Smart-Cut-Prozeß, wie beispielsweise beschrieben in der US-PS-5,714,395, werden in einen Halbleiterwafer Ionen derart implantiert, daß sich in einer bestimmten, durch die Implantationsparameter vorgegebenen Tiefe des Halb-

leiterwafers Mikroeinschlüsse ausbilden. Dann wird ein zweiter Halbleiterwafer auf die Oberfläche des ersten Halbleiterwafers gebondet. Durch anschließendes thermisches Ausheilen wachsen die Mikroeinschlüsse in dem ersten Halbleiterwafer zu einer Trenn- oder Spaltfläche zusammen. An dieser Trennfläche kann dann der zweite Halbleiterwafer und die angebondete Schicht des ersten Halbleiterwafers leicht abgetrennt werden. Aufgrund der Ionenimplantation ist dieses Verfahren jedoch für lowcost-Anwendungen zu aufwendig.

[0008] Aus der EP-A-0 797 258 ist ebenfalls ein Verfahren bekannt, bei welchem poröses Siliziummaterial zum Einsatz kommt. Bei diesem Verfahren wird zunächst in der Oberfläche eines ersten Siliziumwafers durch anodisches Ätzen eine poröse Schicht erzeugt. Durch thermisches Ausheilen wird anschließend in der porösen Siliziumschicht durch Zusammenwachsen von Poren in einer bestimmten Tiefe eine Trenn- oder Spaltfläche erzeugt. Gleichzeitig wird die Oberfläche der porösen Siliziumschicht rekristallisiert, so daß auf dieser eine kristalline Siliziumschicht epitaktisch aufgewachsen werden kann. Auf diese epitaktische Schicht wird dann ein beliebiges Fremdsubstrat gebondet, welches an der Trennschicht des porösen Siliziums abgetrennt werden kann. Dieses Verfahren zeigt zwar eine relativ gute Materialausnutzung, ist aber aufgrund der Tatsache, daß ein Epitaxieschritt eingesetzt werden muß, technologisch sehr aufwendig.

[0009] Die EP-A-0 553 852 beschreibt schließlich anhand der Figuren 8A-C ein Verfahren, bei welchem ein monokristallines Silizium-Substrat zunächst in poröses Silizium umgewandelt wird, worauf anschließend eine Oberflächenschicht durch eine Wärmebehandlung rekristallisiert wird. Anschließend wird das Substrat mit der rekristallisierten Schicht auf ein anderes, mit einer Oxidschicht versehenes Silizium-Substrat gebondet und das poröse Silizium wird durch einen Ätzschritt entfernt.

[0010] Die herkömmlichen Verfahren sind somit für die Herstellung elektronischer Bauelemente, insbesondere Solarzellen, entweder aufgrund der erzielbaren Schichtdicken unvorteilhaft oder aufgrund ihrer Technologie sehr aufwendig und deshalb auch mit hohen Kosten verbunden.

[0011] Demzufolge liegt der vorliegenden Erfindung die Aufgabe zugrunde, ein Verfahren zur Herstellung ausreichend dünner kristalliner, quasikristalliner oder quasimonokristalliner Halbleiterschichten anzugeben, welches eine geringere Anzahl von Prozeßschritten enthält, somit technologisch weniger aufwendig ist und eine kostengünstige Fertigung von elektronischen und optoelektronischen Bauelementen auf der Basis der Halbleiterschichten ermöglicht.

[0012] Dieses Verfahren wird durch die Verfahrensschritte des Patentanspruchs 1 gelöst. Bei dem erfindungsgemäßen Verfahren wird an der Oberfläche eines Halbleitersubstrats mindestens eine poröse Schicht in dem Halbleitermaterial erzeugt, die poröse

Schicht wird von dem Halbleitersubstrat abgelöst und entweder vor oder nach dem Ablösen durch thermisches Ausheilen mindestens teilweise rekristallisiert. Im Gegensatz zu der EP-A-0 797 258 wird somit die poröse Siliziumschicht nicht als Opferschicht („sacrificial layer“), verwendet. Vielmehr wird aus ihr selbst durch eine Wärmebehandlung eine kristalline Halbleiterschicht erzeugt, die in einem elektronischen oder optoelektronischen Bauelement als aktive Schicht nutzbar ist.

[0013] Erfindungsgemäß kann dies auf zwei unterschiedliche Ausführungsarten geschehen.

[0014] Gemäß einer ersten Ausführungsart weist das erfindungsgemäße Verfahren die Verfahrensschritte auf:

- a) Bereitstellen eines Halbleitersubstrats mit einer Oberfläche;
- b) Erzeugen einer an der Oberfläche angrenzenden ersten porösen Schicht mit einem ersten Porositätsverlauf in einem Bereich relativ niedriger Porosität;
- c) Erzeugen einer zweiten porösen Schicht innerhalb der oder angrenzend an die erste poröse Schicht mit einem zweiten Porositätsverlauf, der zumindest teilweise in einem Bereich relativ hoher Porosität liegt;
- d) Thermisches Ausheilen, wodurch die erste poröse Schicht (21) zumindest teilweise rekristallisiert und die zweite poröse Schicht mindestens teilweise in eine Trennschicht (23) umgewandelt wird;
- e) Ablösen der rekristallisierten Schicht an der Trennschicht.

[0015] Im Gegensatz zu der bereits beschriebenen Ausführungsform in der EP-A-0 553 852, bei der im letzten Verfahrensschritt das poröse Silizium durch einen Ätzschritt entfernt wird, wird bei der ersten Ausführungsart der vorliegenden Erfindung im letzten Verfahrensschritt die rekristallisierte Schicht zumindest vertikal in einem Stück an der Trennschicht abgelöst oder abgehoben. In lateraler Richtung kann die rekristallisierte Schicht auch in mehreren Stücken abgehoben werden.

[0016] Gemäß einer zweiten Ausführungsart weist das erfindungsgemäße Verfahren die Verfahrensschritte auf:

- a) Bereitstellen eines Halbleitersubstrats mit einer Oberfläche;
- b) Erzeugen einer an der Oberfläche angrenzenden porösen Schicht mit einem ersten Porositätsverlauf in einem Bereich relativ niedriger Porosität;
- c) Erzeugen einer zweiten porösen Schicht innerhalb der oder angrenzend an die erste poröse Schicht mit einem zweiten Porositätsverlauf, welcher derart beschaffen ist, daß eine ganzflächige Ablösung der porösen Schichten während des Pro-

zesses erfolgt;

d) Thermisches Ausheilen und somit zumindest teilweises Rekristallisieren der porösen Schichten.

[0017] Weitere vorteilhafte Ausgestaltungen des erfindungsgemäßen Verfahrens sind in den Unteransprüchen angegeben.

[0018] Insbesondere kann die Herstellung des porösen Silizium durch anodisches Ätzen erfolgen, bei welchem beispielsweise eine Zweikammer-Ätzzelle verwendet wird und fluorwasserstoffhaltige Ätzlösungen eingesetzt werden.

[0019] Mit dem erfindungsgemäßen Verfahren können kristalline, quasikristalline oder quasimonokristalline Halbleiterschichten mit einstellbarer Schichtdicke von sub- μm bis einige 10 μm auf beliebige Substrate aufgebracht und als aktive Schicht elektronischer und optoelektronischer Bauelemente, insbesondere Solarzellen genutzt werden. Für eine Nutzung als aktive Schicht einer Solarzelle kann es sich dabei als vorteilhaft erweisen, daß in der rekristallisierten Schicht Fehlvolumina verblieben sind, die als Lichtstreucentren wirken und somit die Lichtabsorption erhöhen. Die durch diese Fehlvolumina gebildeten inneren Oberflächen können zusätzlich z.B. durch eine Wasserstoffbehandlung oder durch ein lokales Feld (hohe Dotierung an der Oberfläche) bzw. durch eine dünne Oxidschicht durch Einbringen von stabilen Ladungen oder durch Inversionsschichten passiviert werden.

[0020] Im folgenden werden Ausführungsbeispiele der vorliegenden Erfindung in Verbindung mit den Zeichnungen näher erläutert.

[0021] Es zeigen:

Fig.1 eine für das erfindungsgemäße Verfahren verwendete Zweikammer-Ätzzelle;

Fig. 2A bis F die einzelnen Stadien eines Herstellungsprozesses nach einer ersten Ausführungsart der vorliegenden Erfindung;

Fig. 3A bis D die einzelnen Stadien eines Herstellungsprozesses nach einer zweiten Ausführungsart der vorliegenden Erfindung;

Fig. 4 der Absorptionskoeffizient einer erfindungsgemäß hergestellten kristallinen Siliziumschicht (experimentell gemessen) und von kristallinem Silizium (Literatur).

[0022] In Fig.1 ist eine an sich bekannte Zweikammer-Ätzzelle 10 dargestellt, wie sie beispielsweise für die Erzeugung porösen Siliziums verwendet werden kann. Die Zelle besteht aus zwei Kammern 1 und 2, die durch den zu bearbeitenden Halbleiterwafer 4 räumlich voneinander getrennt sind. Der Halbleiterwafer 4 wird unter Verwendung eines Dichtungsrings 9 flüssigkeitsdicht in die Zelle eingespannt. In der Kammer 2 befindet

sich eine Fluorwasserstoff (HF)/Ethanol-Ätzlösung 8, während die Kammer 1 mit einem Kontaktierelektrolyten 9, wie beispielsweise H_2SO_4 , gefüllt ist. In die Flüssigkeiten beider Kammern sind Elektroden 5 und 6, beispielsweise aus Platin, eingetaucht, die mit den Polen einer Stromquelle 3 verbunden sind. Die zu bearbeitende Oberfläche des Halbleiterwafers 4 ist der Kathode 6 zugewandt. Mit der Stromquelle 3 kann eine Stromdichte im Bereich von 1 - 300 mA/cm^2 erzielt werden. Die Temperatur kann in einem Bereich von etwa -20°C bis 80°C liegen. Typischerweise liegt sie bei Raumtemperatur.

[0023] Im folgenden wird eine erste Ausführungsart anhand der Figuren 2A bis F näher erläutert. Als Halbleiter wird Silizium verwendet.

[0024] Zunächst wird gemäß Fig.2A ein geeignetes mono- oder polykristallines Siliziumsubstrat bereitgestellt. Als Substratmaterial kommt sowohl n- als auch p-Typ-Silizium in Frage. Die Orientierung spielt dabei keine entscheidende Rolle. Das Ausgangsmaterial kann je nach Anwendung sägerauh, texturiert oder poliert vorliegen.

[0025] Dann wird durch anodisches Ätzen in einem in Fig.1 beschriebenen Zweikammersystem in an sich bekannter Weise eine erste poröse Oberflächenschicht 21 hergestellt (Fig.2B). Die Schicht 21 kann entweder eine räumliche konstante, relativ niedrige Porosität oder einen Porositätsverlauf in einem Bereich relativ niedriger Porosität über die Tiefe aufweisen. Die HF-Konzentration muß zur Erzielung einer geringen Porosität relativ hoch sein, d.h. in einem Bereich 5-50%, beispielsweise 37%. Die Stromdichte wird zur Erzielung einer geringen Porosität in einem Bereich von auf 1 - 30 mA/cm^2 eingestellt. Die Schichtdicke wird durch die Ätzzeit bestimmt. Bei einer Stromdichte von z.B. 12 mA/cm^2 entsteht in 10 Minuten eine poröse Schicht mit einer Dicke von ca. 10 μm mit einer Porosität von ca. 20-30%.

[0026] Gemäß Fig.2C wird dann in einem zweiten Ätzschritt eine zweite relativ dünne poröse Schicht 22 hergestellt. Diese Schicht kann eine räumlich konstante, relativ hohe Porosität oder einen Porositätsverlauf in einem Bereich relativ hoher Porosität aufweisen. In einer bevorzugten Ausführungsform wird ein Porositätsverlauf erzeugt, indem dieser Ätzschritt mit einer zeitabhängigen Stromdichte durchgeführt wird. Bei Experimenten wurden sehr gute Ergebnisse mit einer Stromrampe erzielt, bei der bei einer HF-Konzentration von 37% die Stromdichte zunächst in 10 Sekunden von 12 mA/cm^2 auf 50 mA/cm^2 erhöht wurde, dann 10 Sekunden bei 50 mA/cm^2 konstant gehalten wurde und schließlich in 10 Sekunden auf den Wert 0 zurückgeführt wurde. Mit dieser Prozeßführung kann die zweite poröse Schicht 22 an der Grenzfläche zwischen der ersten porösen Schicht 21 und dem kristallinen Substrat 20 mit einer Schichtdicke von 50-2000 nm gebildet werden. Entsprechend dem Stromprofil weist die Porosität der zweiten Schicht 22 einen tiefenabhängigen Verlauf

auf. Beginnend an der Grenzfläche steigt zunächst die Porosität langsam an, verbleibt dann über einen schmalen Tiefenbereich auf einem konstanten und relativ hohen Niveau und fällt daran anschließend wieder langsam ab. Wenn durch den anfangs relativ niedrigen Strom die Porosität in der Tiefe ansteigt, steigt auch der Widerstand der soeben erzeugten Schicht. Umso höher dieser Widerstand ist, um so besser sind darüberliegende Schichten gegen den Ätzangriff passiviert, wodurch die zweite poröse Schicht 22 in der Tiefe an der Grenzfläche zwischen der ersten porösen Schicht 21 und dem kristallinen Substrat 20 erzeugt wird.

[0027] Die Erzeugung der zweiten porösen Schicht 22 kann auch, wie etwa beschrieben in der EP-A-0 797 258, mit einem zeitunabhängigen Strom durchgeführt werden. Dabei kann beispielsweise die Ätzzeit auf wenige Sekunden, beispielsweise zwischen 2 und 3 Sekunden und die Stromdichte auf einen konstanten Wert in einem Bereich zwischen 60 und 200 mA/cm^2 eingestellt werden. Damit entsteht eine poröse Schicht 22 mit einer Dicke von 50 - 100 nm und einer tiefenunabhängigen Porosität, die zumindest größer als die der ersten Schicht 21 ist. Bei Wahl einer relativ niedrigen Stromdichte, wie etwa 60 mA/cm^2 , entsteht die poröse Trennschicht an der Grenzfläche zum kristallinen Substrat, wenn eine relativ hohe HF - Konzentration vorliegt, während sie bei Wahl einer relativ hohen Stromdichte, wie etwa 200 mA/cm^2 , und vergleichsweise niedriger HF - Konzentration in der Mitte der ersten porösen Schicht 21 gebildet wird.

[0028] Es ist generell von Vorteil, wenn die zweite poröse Schicht 22 an der Grenzfläche zwischen der ersten porösen Schicht 21 und dem kristallinen Substrat 20 gebildet wird, da in diesem Fall - wie noch zu sehen sein wird - nach dem Ablösen der Schichten das Substrat nicht aufwendig durch Polieren etc. nachbehandelt werden muß und im übrigen das Material optimal ausgenutzt wird.

[0029] Nach Vollendung der Ätzprozesse wird der Siliziumwafer aus der Zweikammerzelle entnommen. Die Handhabung der Schicht wird dadurch erleichtert, daß die erste poröse Schicht 21 von unten durch die zweite poröse Schicht 22 stabil fixiert wird. Eine ausreichende Stabilität der Schicht 22 wird bei der oben beschriebenen Herstellung durch die Ätzparameter gewährleistet.

[0030] Die porösen Schichten sind am Rand, der nicht geätzt ist, mit dem Wafer verbunden und werden dadurch zusätzlich fixiert.

[0031] Die nun folgende thermische Behandlung der Probe kann in einem Temper- oder RTP- (Rapid Thermal Processing) Ofen, durch Einwirkung eines Laserstrahls oder durch Einkopplung von elektromagnetischer Strahlung durchgeführt werden. Die Temperaturen liegen bei Durchführung der Wärmebehandlung in einem Vakuum oder in einem Schutzgas (z.B. Ar, He, H oder N_2 oder Gasgemische aus verschiedenen Schutzgasen) typischerweise in einem Bereich von ca.

600°C bis unterhalb des Schmelzpunktes von kristallinem Silizium. Typische Parameter sind eine Temperatur von 1050°C und eine Dauer von 2 Stunden unter Vakuumbedingungen. Vorzugsweise sollten die Porenwände der Probe vor dem Ausheilungsprozeß vollständig von Oxid befreit werden und wasserstoffterminiert sein. Dies geschieht beispielsweise durch Ätzen in wäßrigen HF-Lösungen, wobei durch die Prozeßatmosphäre eine erneute Oxidation verhindert werden muß.

[0032] Die Temperaturbehandlung hat im wesentlichen zweierlei zur Folge.

[0033] Einerseits bewegen sich aus energetischen Gründen Atome aus stark porösem Material in Richtung weniger stark porösen Materials, d.h. die Atome wandern aus der stark porösen Schicht 22 sowohl in die schwach poröse Schicht 21 als auch an das kristalline Substrat 20 unter Beibehaltung der Kristallorientierung. Es bleibt lediglich eine dünne Trennschicht 23 (Fig.2E) zurück, die nur noch aus sehr dünnen fragilen Stegen besteht, an denen die schwach poröse Schicht 21 nach Art eines Reißverschlusses an dem Substrat 20 gehalten wird. Die Trennschicht 23 dient somit als Sollbruchstelle, um die darüberliegende Schicht 21 nach dem Temperprozeß von dem Substrat zu trennen.

[0034] Die Temperaturbehandlung bewirkt andererseits, daß die schwach poröse Schicht 21 mindestens teilweise rekristallisiert wird. Das bedeutet, daß unabhängig von der Dicke der Schicht die Poren an der Oberfläche nahezu vollständig ausheilen, so daß eine zusammenhängende Oberfläche entsteht. Bei sehr dünnen Schichten (bis ca. 1 µm) erfolgt die Rekristallisierung auch im Volumen vollständig. Bei größeren Dicken ist es zur Vermeidung von Fehlvolumina erforderlich, auch in der ersten porösen Schicht 21 einen Porositätsgradienten zu erzeugen. Dies hat zur Folge, daß der Ausheilungsprozeß bei der Temperaturbehandlung gerichtet erfolgt, wodurch Fehlvolumina vollständig ausgeheilt werden können.

[0035] Nach der Temperaturbehandlung kann die rekristallisierte Schicht 26 an der Trennschicht 23 abgetrennt werden. Zu diesem Zweck kann beispielsweise gemäß Fig.2F auf die Oberfläche der Probe ein Substrat 25 durch Kleben oder Bonden aufgebracht werden. Das Substrat 25 kann einerseits ein Hilfsträger oder ein gewünschtes Fremdsubstrat aus Glas, Kunststoff oder dergleichen sein, welches mit einer kristallinen Siliziumschicht versehen werden soll. Das Substrat 25 kann nach dem Aufbringen mit der rekristallisierten Schicht 26 abgehoben werden.

[0036] Alternativ dazu kann das Substrat 25 auch vor dem Temperprozeß aufgebracht werden.

[0037] Das Siliziumsubstrat kann danach erneut mit oder ohne Aufbereitung (z.B. Politur) zur Herstellung weiterer Schichten verwendet werden. Ein Polieren der Oberfläche zwischen den Zyklen vermindert die Rauigkeit der einkristallinen Schichten.

[0038] Im folgenden wird eine zweite Ausführungsart anhand der Figuren 3A bis F näher erläutert.

[0039] In den Figuren 3A,B ist dargestellt, wie auf einem einkristallinen Siliziumsubstrat 30 eine erste poröse Schicht 31 einer relativ geringen Porosität erzeugt wird. Dieser Verfahrensschritt kann ebenso wie bei der ersten Ausführungsart erfolgen. Es wird somit auf die Figuren 2A,B und die zugehörige Beschreibung verwiesen.

[0040] Im folgenden soll die schwach poröse Siliziumschicht durch den Ätzprozeß ganzflächig abgelöst werden. Dazu wird durch Änderung der Ätzparameter kurzzeitig eine Schicht 32 gebildet (Fig.3C), die eine relativ hohe Porosität aufweist. Im Gegensatz zu der ersten Ausführungsart werden die Ätzparameter während der Bildung der Schicht 32 so geändert, daß sich die schwach poröse Schicht 31 ganzflächig während dem Ätzprozeß ablöst (Fig.3D).

[0041] Dafür gibt es grundsätzlich zwei Möglichkeiten. Zum einen kann eine sehr hohe Stromdichte eingestellt werden, typischerweise im Bereich 100-300 mA/cm², abhängig unter anderem von der eingestellten HF-Konzentration. Es kann jedoch auch die Ätzlösung gegen eine andere mit geringerer (1-20%) HF-Konzentration ausgetauscht werden, die bei gleicher Stromdichte eine höhere Porosität erzeugt.

[0042] Beispielsweise kann zum Ablösen der Schicht bei einer Konzentration von 13,5% die Stromdichte durch eine Rampe in ca. 15 Sekunden auf 160mA/cm² hochgefahren und auf diesem Niveau für ca. 5 Sekunden gehalten werden. Im letzten Schritt muß die abgelöste Schicht 31 noch einer

[0043] Temperaturbehandlung mit dem Ziel ihrer Rekristallisierung unterzogen werden. Diesbezüglich wird auf die entsprechenden Ausführungen bezüglich Fig.2E der ersten Ausführungsart verwiesen.

[0044] Der Ätzprozeß kann ebenso mit einer Einkammer-Ätzzelle durchgeführt werden, in welcher die Anode durch den Halbleiterwafer gebildet wird.

[0045] Experimentell wurde ermittelt, daß die erfindungsgemäß hergestellten kristallinen Siliziumschichten eine gegenüber kristallinem Silizium-Ausgangsmaterial erhöhte Lichtabsorption aufweisen. In Fig.4 ist die Absorptionskurve einer 4 µm dicken erfindungsgemäß hergestellten Siliziumschicht im Vergleich mit der Absorptionskurve von gewöhnlichem kristallinem Silizium dargestellt. Es zeigt sich, daß die erfindungsgemäß hergestellte Schicht über fast den gesamten sichtbaren Spektralbereich eine deutlich höhere Lichtabsorption aufweist. Die Erklärung dafür ist, daß die in dem Material verbliebenen und eingeschlossenen Fehlvolumina als sehr effektive Lichtstreuzentren wirken. Sie haben somit den gleichen Effekt wie eine texturierte Oberfläche, die durch Mehrfachreflexion an der Oberfläche ebenfalls eine bessere Lichtausbeute ermöglicht. Somit sind die erfindungsgemäß hergestellten Halbleiterschichten besonders gut für Solarzellen oder Photoempfänger geeignet.

[0046] Insbesondere bei der Anwendung für Solarzellen oder Photoempfänger kann die poröse und zu

rekristallisierende Halbleiterschicht auch mit einer Oberflächenstrukturierung, insbesondere mit einer Texturierung wie einer Pyramidentextur versehen werden. Dies kann entweder vor dem Ätzprozeß an der kristallinen Ausgangsoberfläche geschehen, es kann jedoch auch in den Ätzprozeß mit eingebunden werden oder anschließend an den Ätzprozeß durchgeführt werden. Die texturierte Oberfläche der fertiggestellten kristallisierten Halbleiterschicht bildet zusammen mit den eingeschlossenen Fehlvolumina eine Struktur, mit der eine hohe Lichtabsorption und somit bei Solarzellen hohe Konversionswirkungsgrade zu erwarten sind.

[0047] Die erfindungsgemäß hergestellten Halbleiterschichten sind jedoch auch für andere Bauelemente wie Transistoren, insbesondere Dünnschichttransistoren, mikromechanische Bauelemente bzw. Systeme, Sensoren oder strahlungsresistente Elektronikschaltungen geeignet.

[0048] Als Ausgangsmaterial können auch andere Halbleitermaterialien wie Si-Verbindungen oder III-V-Verbindungen oder II-VI-Verbindungen verwendet werden. Für jedes dieser Materialien können versuchsweise als Ätzlösung ebenfalls fluorwasserstoffhaltige Lösungen verwendet werden.

[0049] Weiterhin kann vor der Temperaturbehandlung in die an der Oberfläche der porösen Schicht nach außen offenen Poren ein anderes Material, beispielsweise ein anderes Halbleitermaterial eingebracht werden. Dies kann beispielsweise durch ein elektrolytisches Verfahren, durch einen Aufdampfprozeß oder aus der flüssigen Phase durchgeführt werden. Das entstandene Material ist dann ein Mischhalbleiter oder eine Legierung. Durch die anschließende Temperaturbehandlung können damit neue Materialien mit bisher anderweitig nicht erzielbaren Zusammensetzungen erreicht werden.

Patentansprüche

1. Verfahren zur Herstellung einer kristallinen Halbleiterschicht (26), bei welchem

- an der Oberfläche eines Halbleitersubstrats (20; 30) mindestens eine poröse Schicht (21; 31) erzeugt wird,
- die poröse Schicht von dem Halbleitersubstrat abgelöst wird und
- entweder vor oder nach dem Ablösen durch thermisches Ausheilen mindestens teilweise rekristallisiert wird.

2. Verfahren nach Anspruch 1, mit den Verfahrensschritten

- a) Bereitstellen eines Halbleitersubstrats (20) mit einer Oberfläche;
- b) Erzeugen einer an der Oberfläche angrenzenden ersten porösen Schicht (21) mit einem

ersten Porositätsverlauf in einem Bereich relativ niedriger Porosität;

c) Erzeugen einer zweiten porösen Schicht (22) innerhalb der oder angrenzend an die erste poröse Schicht (21) mit einem zweiten Porositätsverlauf, der zumindest teilweise in einem Bereich relativ hoher Porosität liegt;

d) Thermisches Ausheilen, wodurch die erste poröse Schicht (21) zumindest teilweise rekristallisiert und die zweite poröse Schicht mindestens teilweise in eine Trennschicht (23) umgewandelt wird;

e) Ablösen der rekristallisierten Schicht (26) an der Trennschicht (23).

3. Verfahren nach Anspruch 1, mit den Verfahrensschritten

a) Bereitstellen eines Halbleitersubstrats (30) mit einer Oberfläche;

b) Erzeugen einer an der Oberfläche angrenzenden porösen Schicht (31) mit einem ersten Porositätsverlauf in einem Bereich relativ niedriger Porosität;

c) Erzeugen einer zweiten porösen Schicht (31) innerhalb der oder angrenzend an die erste poröse Schicht (31) mit einem zweiten Porositätsverlauf, welcher derart beschaffen ist, daß eine ganzflächige Ablösung der porösen Schichten während des Prozesses erfolgt;

d) Thermisches Ausheilen und somit zumindest teilweises Rekristallisieren der porösen Schichten.

4. Verfahren nach Anspruch 2, bei welchem im Verfahrensschritt b) die erste poröse Schicht (21) eine stetige Zunahme der Porosität in Tiefenrichtung aufweist.

5. Verfahren nach Anspruch 2, bei welchem die zweite poröse Schicht (22) ein relatives Maximum der Porosität in Abhängigkeit von der Tiefenrichtung aufweist.

6. Verfahren nach Anspruch 2 oder 3, bei welchem die zweite poröse Schicht (32) eine stetige Zunahme der Porosität in Tiefenrichtung aufweist.

7. Verfahren nach Anspruch 2, bei welchem der Verfahrensschritt e) dadurch erfolgt, daß unmittelbar auf die Oberfläche des Halbleitersubstrats ein Fremdsubstrat (25) aufgebracht wird und das Fremdsubstrat (25) anschließend zusammen mit der teilweise kristallisierten Schicht von dem Halbleitersubstrat abgehoben wird.

8. Verfahren nach einem der Ansprüche 1 bis 7, bei welchem vor dem Ätzprozeß eine makroskopische

Oberflächenstruktur in der Halbleiterschicht, insbesondere eine Textur wie eine Pyramidentextur erzeugt wird.

9. Verfahren nach einem der Ansprüche 1 bis 8, bei welchem vor dem thermischen Ausheilen ein weiteres Material, insbesondere ein weiteres Halbleitermaterial, in die an der Oberfläche der ersten porösen Schicht (21) nach außen offenen Poren eingebracht wird. 5 10
10. Elektronisches Bauelement, insbesondere eine Solarzelle oder ein Photoempfänger, ein Dünnschichttransistor, ein Sensorbauelement, ein mikro-mechanisches Bauelement oder System, ein integrierter Schaltkreis oder ein strahlungsresistentes Bauelement, jeweils enthaltend eine kristalline Halbleiterschicht, hergestellt nach einem Verfahren gemäß einem oder mehreren der vorhergehenden Ansprüche. 15 20

25

30

35

40

45

50

55

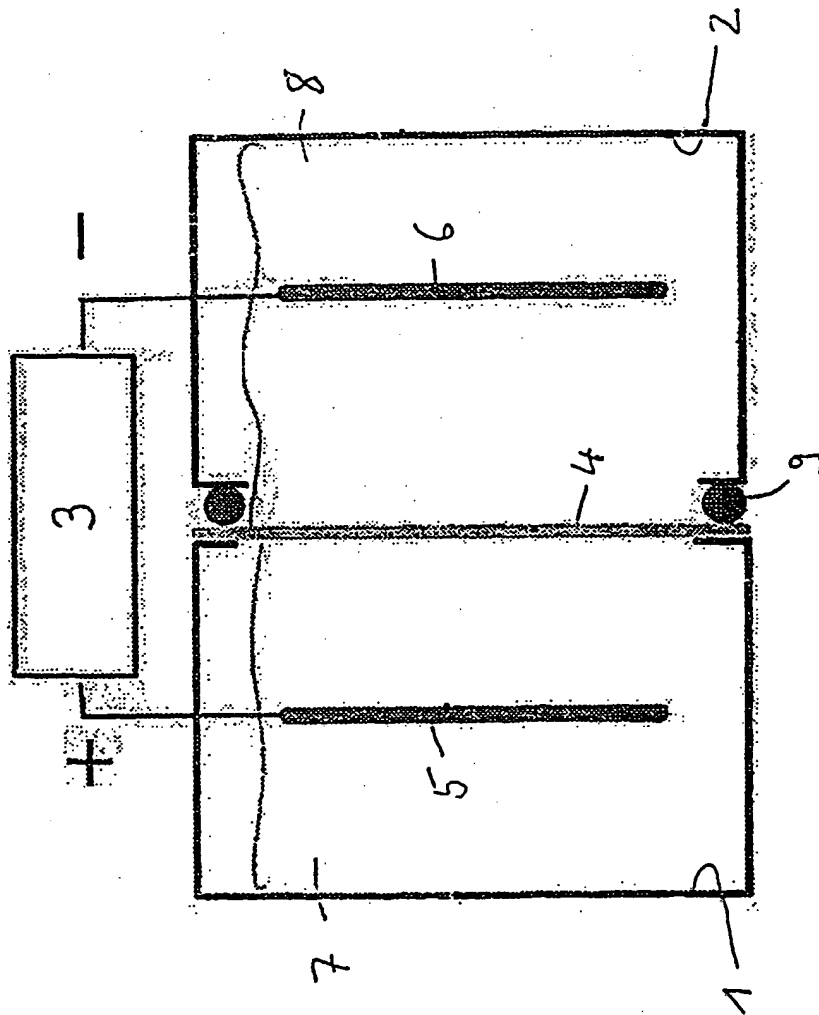


Fig. 1

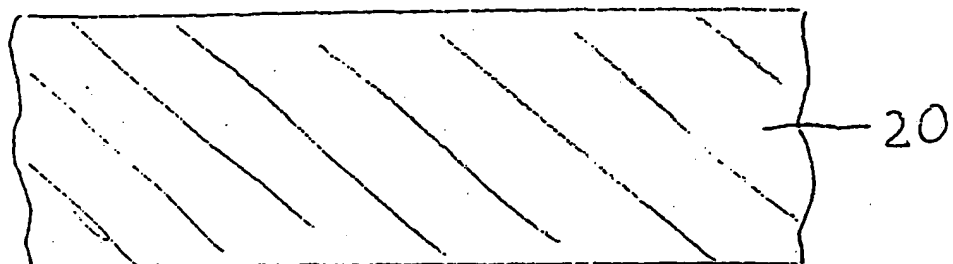


Fig. 2A

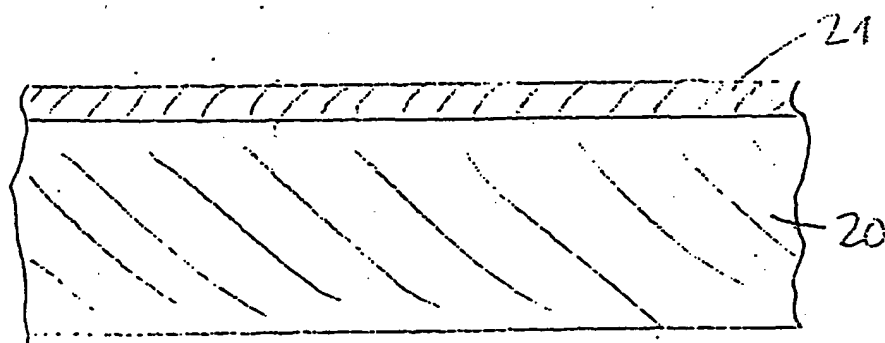


Fig. 2B

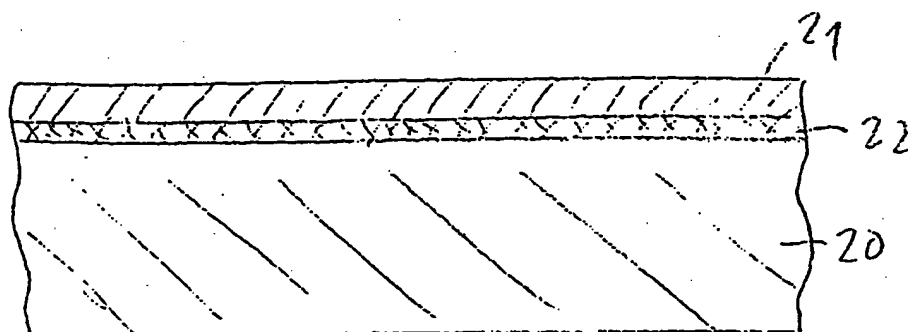


Fig. 2C

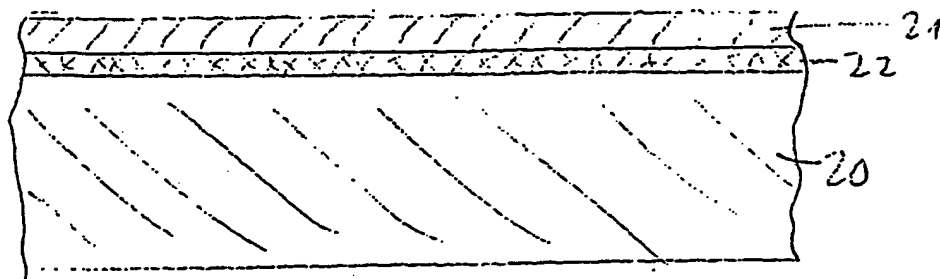


Fig. 2D

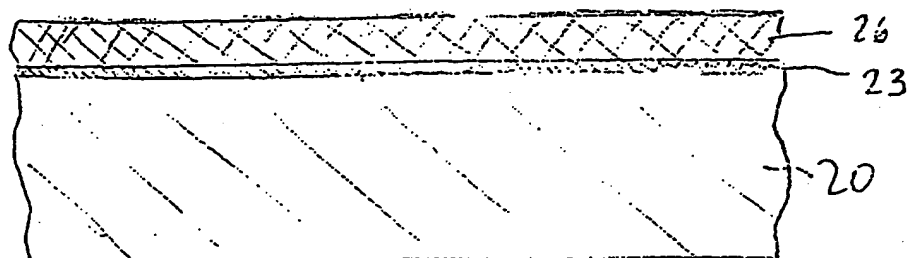


Fig. 2E

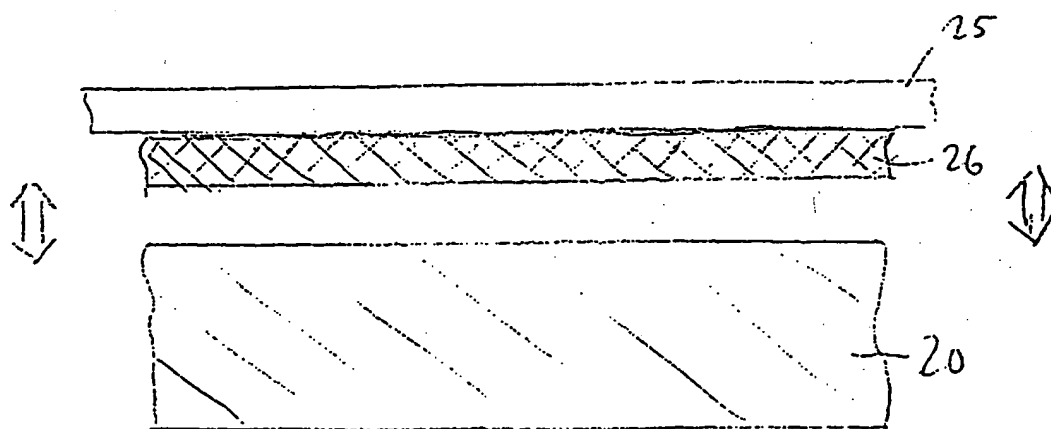


Fig. 2F

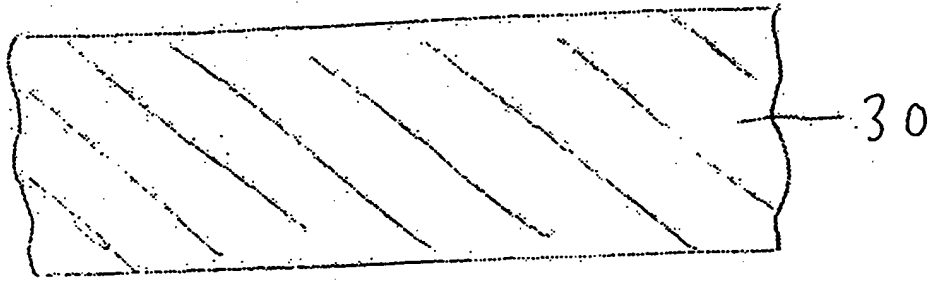


Fig. 3A

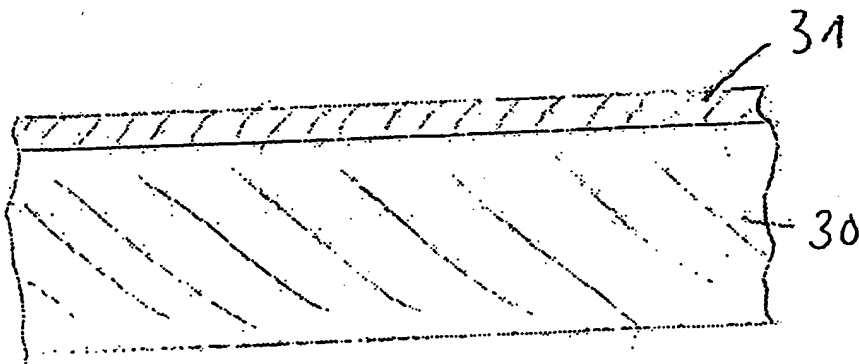


Fig. 3B

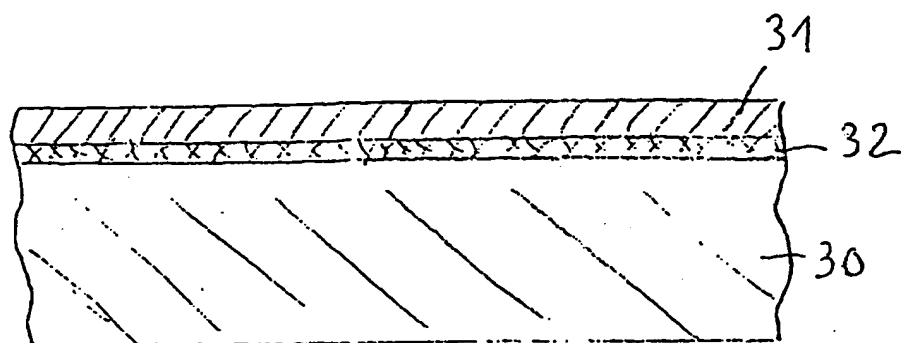


Fig. 3C

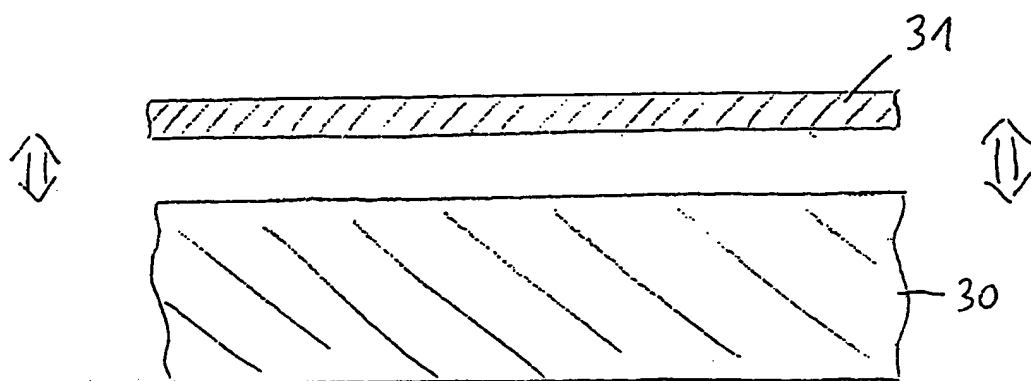


Fig. 3D

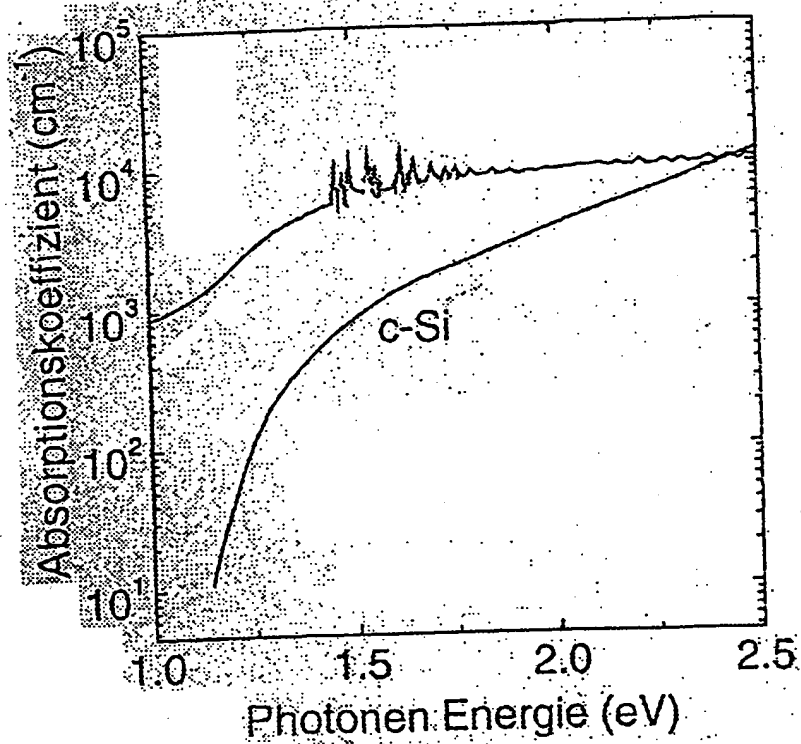
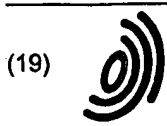


Fig. 4



(19)

Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 993 029 A3

(12)

EUROPÄISCHE PATENTANMELDUNG

(88) Veröffentlichungstag A3:
29.11.2000 Patentblatt 2000/48

(51) Int. Cl.⁷: H01L 21/306, H01L 21/324

(43) Veröffentlichungstag A2:
12.04.2000 Patentblatt 2000/15

(21) Anmeldenummer: 99118102.5

(22) Anmeldetag: 10.09.1999

(84) Benannte Vertragsstaaten:
AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU
MC NL PT SE
Benannte Erstreckungsstaaten:
AL LT LV MK RO SI

(30) Priorität: 10.09.1998 DE 19841430

(71) Anmelder:
Universität Stuttgart,
Institut für Physikalische Elektronik
70569 Stuttgart (DE)

(72) Erfinder:
• Bergmann, Ralf
70565 Stuttgart (DE)
• Rinke, Titus
89077 Ulm (DE)
• Werner, J.H.
70197 Stuttgart (DE)

(74) Vertreter:
Graf Lambsdorff, Matthias, Dr.
Lambsdorff & Lange,
Patentanwälte,
Dingolfinger Strasse 6
81673 München (DE)

(54) Verfahren zur Herstellung kristalliner Halbleiterschichten

(57) Ein Verfahren zur Herstellung einer kristallinen Halbleiterschicht (26) besteht darin, daß an der Oberfläche eines Halbleitersubstrats (20; 30) mindestens eine poröse Schicht (21; 31) erzeugt wird, die poröse Schicht von dem Halbleitersubstrat abgelöst wird und entweder vor oder nach dem Ablösen durch thermisches Ausheilen mindestens teilweise rekristallisiert wird.

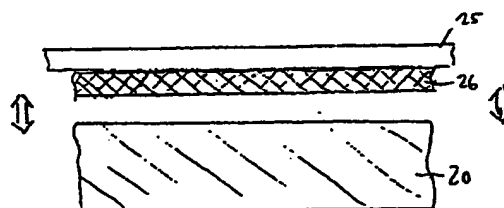


Fig. 2F

EP 0 993 029 A3



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 99 11 8102

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.7)
D,X	EP 0 553 852 A (CANON KK) 4. August 1993 (1993-08-04) * Abbildungen 8,9 * * Spalte 8, Zeile 44 - Zeile 56 * * Spalte 9, Zeile 40 - Zeile 48 * * Spalte 19, Zeile 41 - Zeile 50 * * Spalte 21, Zeile 3 - Spalte 22, Zeile 49 * * Spalte 23, Zeile 40 - Spalte 24, Zeile 10 * * Spalte 42, Zeile 12 - Spalte 52, Zeile 15 *	1	H01L21/306 H01L21/324
Y		2-7,9,10	
A		8	
D,Y	EP 0 797 258 A (SONY CORP) 24. September 1997 (1997-09-24) * Abbildungen 2-8,14-18,20,28 * * Spalte 2, Zeile 38 - Spalte 4, Zeile 23 * * Spalte 6, Zeile 41 - Spalte 9, Zeile 23 * * Spalte 10, Zeile 1 - Spalte 13, Zeile 31 * * Spalte 15, Zeile 33 - Zeile 49 * * Spalte 17, Zeile 20 - Spalte 31, Zeile 33 * * Spalte 35, Zeile 13 - Spalte 37, Zeile 48 * * Spalte 43, Zeile 23 - Spalte 45, Zeile 40 *	2-7,9,10	
			RECHERCHIERTE SACHGEBIETE (Int.Cl.7)
			H01L
A		1,8	
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort	Abschlußdatum der Recherche	Prüfer	
BERLIN	29. September 2000	Polesello, P	
KATEGORIE DER GENANNTEN DOKUMENTE			
<p>X: von besonderer Bedeutung allein betrachtet</p> <p>Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie</p> <p>A: technologischer Hintergrund</p> <p>O: nichttechnische Offenbarung</p> <p>P: Zwischenliteratur</p>		<p>T: der Erfindung zugrunde liegende Theorien oder Grundsätze</p> <p>E: älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist</p> <p>D: in der Anmeldung angeführtes Dokument</p> <p>L: aus anderen Gründen angeführtes Dokument</p> <p>&: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</p>	

EPO FORM 1503 03.92 (P04.003)



Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 99 11 8102

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.7)
A	R BRENDL: "A novel process for ultrathin monocrystalline silicon solar cells on glass" COMMISSION OF THE EUROPEAN COMMUNITIES. E.C. PHOTOVOLTAIC SOLAR ENERGY CONFERENCE. PROCEEDINGS OF THE INTERNATIONAL CONFERENCE, 30. Juni 1997 (1997-06-30), XP002082518 * Abbildung 1 * * Absätze [0002],[03.1] *	1,2,7-10	RECHERCHIERTE SACHGEBIETE (Int.Cl.7)
A	EP 0 312 466 A (FRANCE ETAT) 19. April 1989 (1989-04-19) * Abbildungen 1-7 * * Spalte 2, Zeile 12 - Spalte 4, Zeile 42 *	1,9,10	
A	LABUNOV V ET AL: "HEAT TREATMENT EFFECT ON POROUS SILICON" THIN SOLID FILMS,CH,ELSEVIER-SEQUOIA S.A. LAUSANNE, Bd. 137, Nr. 1, 1. März 1986 (1986-03-01), Seiten 123-134, XP002046414 ISSN: 0040-6090 * Abbildungen 4-10 * * Absätze [0002],[0004] *	1-10	
P,X	RINKE T J ET AL: "Quasi-monocrystalline silicon for thin-film devices" APPLIED PHYSICS A (MATERIALS SCIENCE PROCESSING), JUNE 1999, SPRINGER-VERLAG, GERMANY, Bd. A68, Nr. 6, Seiten 705-707, XP002144600 ISSN: 0947-8396 * Abbildung 2 * * Absätze [0001],[0002] *	1,2,4-7, 9,10	
P,A	-----	3,8	
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort BERLIN		Abschlußdatum der Recherche 29. September 2000	Prüfer Polesello, P
KATEGORIE DER GENANNTEN DOKUMENTE X: von besonderer Bedeutung allein betrachtet Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A: technologischer Hintergrund O: mündliche Offenbarung P: Zwischenliteratur		T: der Erfindung zugrunde liegende Theorien oder Grundsätze E: älteres Patentedokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D: in der Anmeldung angeführtes Dokument L: aus anderen Gründen angeführtes Dokument A: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	

EPO FORM 1503 03.92 (p04.c03)

**ANHANG ZUM EUROPÄISCHEN RECHERCHENBERICHT
 ÜBER DIE EUROPÄISCHE PATENTANMELDUNG NR.**

EP 99 11 8102

In diesem Anhang sind die Mitglieder der Patentfamilien der im obengenannten europäischen Recherchenbericht angeführten Patentedokumente angegeben.

Die Angaben über die Familienmitglieder entsprechen dem Stand der Datei des Europäischen Patentamts am
 Diese Angaben dienen nur zur Unterrichtung und erfolgen ohne Gewähr.

29-09-2000

Im Recherchenbericht angeführtes Patentedokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
EP 0553852 A	04-08-1993	JP 5217994 A	27-08-1993
		JP 2994837 B	27-12-1999
		JP 5217821 A	27-08-1993
		JP 5218053 A	27-08-1993
		JP 2901031 B	02-06-1999
		JP 5217893 A	27-08-1993
		JP 2910001 B	23-06-1999
		JP 5217823 A	27-08-1993
		US 5869387 A	09-02-1999
EP 0797258 A	24-09-1997	JP 10135500 A	22-05-1998
		US 6107213 A	22-08-2000
EP 0312466 A	19-04-1989	FR 2620571 A	17-03-1989
		DE 3882882 A	09-09-1993
		DE 3882882 T	24-03-1994

EPO FORM P0481

Für nähere Einzelheiten zu diesem Anhang : siehe Amtsblatt des Europäischen Patentamts, Nr.12/82